



25 - 27 ноября 2019 г.

cādence™

VIII МЕЖДУНАРОДНЫЙ НАУЧНО-МЕТОДИЧЕСКИЙ СЕМИНАР И ШКОЛА ПО СРЕДСТВАМ АВТОМАТИЗИРОВАННОГО ПРОЕКТИРОВАНИЯ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ ДЛЯ ФИЗИЧЕСКОГО ЭКСПЕРИМЕНТА СОВМЕСТНО С КОМПАНИЕЙ CADENCE

Семинар и школа пройдут в НИЯУ МИФИ при поддержке Министерства образования и науки РФ в рамках Программы повышения конкурентоспособности.

Мероприятие организовано совместно с американской компанией Cadence Design Systems. Рабочий язык семинара – русский и английский.

Цель мероприятия – познакомить участников с методологией автоматизированного проектирования КМОП интегральных микросхем с использованием программных продуктов компании Cadence Design Systems.

Программный комитет

- **Каргин Н.И.** – председатель, директор Института нанотехнологий в электронике, спинтронике и фотонике (ИНТЭЛ)
- **Аткин Э.В.** – зам. председателя, отв. секретарь, доцент ИНТЭЛ
- **Самсонов В.М.** – профессор ИНТЭЛ, руководитель лаборатории проектирования специализированных интегральных микросхем НИЯУ МИФИ
- **Барбашов В.М.** – профессор ИНТЭЛ, зам. завкафедрой электроники
- **Волков Ю.А.** – профессор ИНТЭЛ



25 - 27 ноября 2019 г.

cādence™

VIII МЕЖДУНАРОДНЫЙ НАУЧНО-МЕТОДИЧЕСКИЙ СЕМИНАР И ШКОЛА ПО СРЕДСТВАМ АВТОМАТИЗИРОВАННОГО ПРОЕКТИРОВАНИЯ ИНТЕГРАЛЬНЫХ МИКРОСХЕМ ДЛЯ ФИЗИЧЕСКОГО ЭКСПЕРИМЕНТА СОВМЕСТНО С КОМПАНИЕЙ CADENCE

- **Anton Klotz** – руководитель академической программы Cadence EMEA
- **Иванов А.А.** – менеджер программ компании Cadence

Контактная информация

Национальный исследовательский ядерный университет «МИФИ»

Адрес: 115409, г. Москва, Каширское шоссе 31

Отв. секретарь – доцент ИНТЭЛ

Аткин Эдуард Викторович

тел. 8 (499) 324-25-97

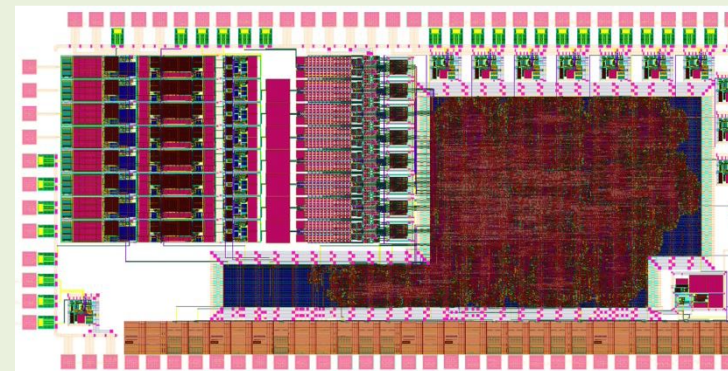
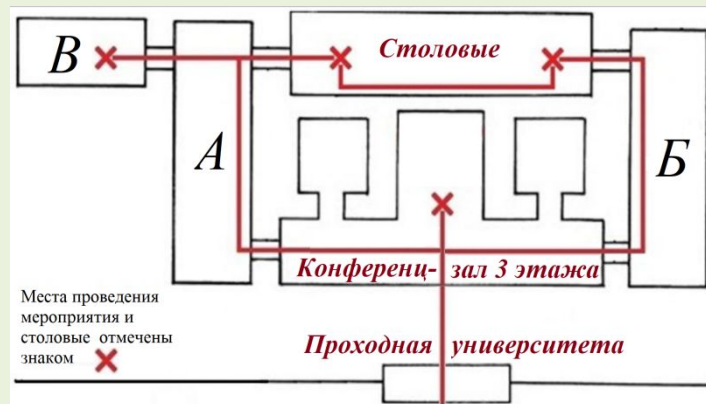
web-сайт семинара: <http://cad.mephi.ru>

e-mail оргкомитета: cad@mephi.ru

VIII Международный научно-методический семинар и школа по средствам автоматизированного проектирования интегральных микросхем для физического эксперимента совместно с компанией Cadence

25-27 ноября 2019 г.
НИЯУ МИФИ

Схема расположения корпусов



Программа семинара

Понедельник, 25 ноября 2019 г.

Презентации проводятся в конференц-зале на третьем этаже главного корпуса сотрудниками компании Cadence

09:00 - 09:30	РЕГИСТРАЦИЯ УЧАСТНИКОВ <i>REGISTRATION</i>
09:30 - 09:40	Приветствие <i>Welcome to Agenda</i> Ian Clifford
9:40 - 10:00	Передовые технологии для передовых проектов <i>Advanced Methodologies for Advanced Design</i> Ian Clifford
10:00 - 11:00	Глубокая верификация аналоговых схем <i>Deep Verification of Analog Circuits</i> Evgeny Vlasov
11:00 - 11:10	ПЕРЕРЫВ <i>BREAK</i>
11:10 - 11:50	Улучшенная Mixed-Signal верификация <i>Improving Mixed-Signal Verification</i> Evgeny Vlasov
11:50 - 12:30	Решение проблемы трудоёмкого моделирования сверхбольших аналоговых схем <i>Solving the Large-Scale Analog Simulation Challenge</i> Evgeny Vlasov
12:30 - 13:30	ПЕРЕРЫВ НА ОБЕД <i>LUNCH</i>
13:30 - 14:15	Интегрированный маршрут проектирования и signoff для RF-микросхем и модулей <i>Integrated RFIC and RF Module Design and Signoff Flow</i> Ian Clifford
14:15 - 14:55	Совмещённый маршрут системного проектирования и электромагнитного анализа RF-микросхем, модулей и печатных плат

	<i>System-Level Co-Design and Electromagnetic Analysis of RFIC, RF Module, and Board</i> Ian Clifford
14:55 - 15:40	Передовые методологии разработки топологии заказных схем <i>Advanced Custom Layout Methodologies</i> Joseff Mittermaier
15:40 - 16:00	ПЕРЕРЫВ <i>COFFEE BREAK</i>
16:00 - 16:30	Передовые методологии signoff <i>Advanced Methodologies for Signoff</i> Joseff Mittermaier
16:30 - 17:00	Платформа физической верификации Pegasus™. Готовое решение для облачных вычислений <i>Pegasus™ Verification System. Cloud-ready physical signoff solution</i> Alexandr Firsov
17:00 - 18:00	Машинное обучение в Cadence <i>Machine Learning in Cadence</i> Anton Klotz

Вторник, 26 ноября 2019 г.

Практические занятия по теме: «Передовые методы анализа и проектирования топологии заказных микросхем» проводятся в аудитории В-114 сотрудниками компании Cadence: Ian Clifford, Evgeny Vlasov и Joseff Mittermaier

09:30 - 10:50	Передовые методы анализа <i>Advanced Analysis</i> Маршрут анализа электромиграции и IR-drop в Voltus-Fi для advanced nodes <i>EMIR Voltus-Fi for Advanced Nodes</i>
10:50 - 11:00	ПЕРЕРЫВ <i>BREAK</i>
11:00 - 13:00	Моделирование и анализ отказов в Legato™ Reliability Solution <i>Legato™ Reliability Solution: Fault simulation Environment</i>
13:00 - 14:00	ПЕРЕРЫВ НА ОБЕД <i>LUNCH</i>

14:00 - 15:40	Передовые методы проектирования топологии <i>Advanced Custom Layout</i> Введение в Virtuoso® Design Planner и методы эффективного планирования топологии заказных микросхем <i>Introducing Virtuoso® Design Planner</i>
15:40 - 16:00	ПЕРЕРЫВ <i>COFFEE BREAK</i>
16:00 - 18:00	Интерактивная трассировка топологии с учётом результатов моделирования и правил электромиграции <i>Simulation Driven Routing</i>

Среда, 27 ноября 2019 г.

Практические занятия по теме: «Базовые средства проектирования специализированных интегральных схем» проводятся в лаборатории В-114 сотрудниками Лаборатории проектирования специализированных интегральных микросхем НИЯУ МИФИ: Эдуард Аткин, Дмитрий Норманов и Павел Иванов

09:30 - 13:00	Маршрут сквозного проектирования операционного усилителя: моделирование схемы, создание топологии и верификация <i>Operational amplifier start-to-finish design flow: simulation, layout, verification</i>
13:00 - 14:00	ПЕРЕРЫВ НА ОБЕД <i>LUNCH</i>
14:00 - 15:40	Маршрут проектирования специализированных цифровых КМОП интегральных схем <i>Digital ASIC design flow</i>
15:40 - 16:00	ПЕРЕРЫВ <i>COFFEE BREAK</i>
16:00 - 18:00	Продолжение <i>Continuation</i>